



EL INSTITUTO TECNOLÓGICO SUPERIOR DE CALKINÍ EN EL ESTADO DE CAMPECHE

CONVOCA

A todos los alumnos de esta institución, a participar en el:

“CONCURSO DE ELECTRÓNICA LÓGICA DIGITAL”

OBJETIVOS

- Promover en los jóvenes el estudio de la lógica, a través de incitar, cultivar y perfeccionar en ellos su interés por esta disciplina.
- Incrementar en los jóvenes el interés y gusto por lo lógica digital.
- Suscitar la revisión de objetivos, contenidos y estrategias de la enseñanza de la lógica en las aulas.
- Promover un espíritu de sana competencia estudiantil.

Que se llevará a cabo, en el marco de su **XIII** aniversario de Vida Institucional, bajo las siguientes bases:

1.- PARTICIPANTES: Podrán participar todos los alumnos regulares de la institución con las características recomendadas. :

- La participación será voluntaria y será en base a las carreras de Ing. Mecatrónica, Ing. Industrial e Ing. Sistemas Computacionales.
- La participación de los alumnos deberá ser colectiva, en equipos de 2 integrantes
- En cada equipo deberá nombrarse un responsable del equipo.
- Los alumnos participantes deberán asistir puntualmente en la fecha y a la hora que se indiquen por los organizadores. **Nota:** Los equipos que no cumplan con el horario correspondiente quedaran descalificados.

2.- INSCRIPCIONES: Quedan abiertas a partir de la presente publicación hasta el día martes 30 de septiembre del presente año, con la ISC Beatriz Adriana Cámara Puc, con horario de 9:00 a 13:00 hrs. y de 16:00 a 19:00 hrs.

3.- LUGAR Y FECHA: En el aula doble del **edificio D** de este Instituto el día miércoles 16 de octubre a las 10:00 am

4.- MECÁNICA DEL CONCURSO:

DE LOS REQUISITOS.

- Los equipos participantes deberán llevar su juego de pinzas (corte, punta plana), cutter.
- Asignaturas a fines a la Electrónica Digital, Electrónica Analógica, Control Lógico Industrial, Electricidad y Electrónica, Principios Eléctricos y Aplicaciones digitales.

A) DESARROLLO DEL CONCURSO.

Etapa 1:

1.1 Se le entregará a cada equipo un caso práctico, el cual tendrá que resolver por lógica digital usando álgebra booleana y minimización de funciones usando:

- Mapas de Karnaugh o en su caso Método Tabular

1.2 Posteriormente una vez obtenida la función minimizada, se realizara el circuito físico para su verificación y funcionamiento.

1.3 El tiempo que tendrán para resolver el caso práctico es de 20 min.

Nota: Consideraciones para evaluar

- a) El Planteamiento del problema
- b) Obtener la función de álgebra booleana
- c) Minimizar la función booleana
- d) Armado físico
 - Estética de circuito
 - Funcionalidad del circuito.

Etapa 2.

2.1 Los 15 Primeros equipos en entregar, una vez comprobado su caso práctico y funcional, pasaran a la etapa final del evento, donde saldrán los 3 primeros lugares.

5.- **JUECES:** Serán designados por el Comité Organizador y su fallo será inapelable.

6.-Premiación:

- Primer lugar: \$1000.00
- Segundo lugar: \$600.00
- Tercer lugar : \$ 400.00

7.- **TRANSITORIOS:** Los casos no previstos en la presente convocatoria serán resueltos por el Comité Organizador.

NOTA: El evento se llevará a cabo con un mínimo de 10 equipos participantes, de lo contrario será declarado desierto.

Octubre 2018

ATENTAMENTE

EL COMITÉ ORGANIZADOR